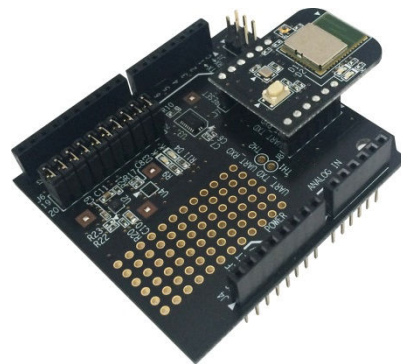


Arduino BLE-Shield

商品概要

MK71050-03BLE-Shieldは
Arduino対応Bluetooth® Smart 準拠の2.4GHz 帯無線通信
シールドです。
Arduino-UNO及びArduino-MEGAでお使いいただけます。

注) Arduino-UNO/Arduino-MEGA及びUSBケーブル、電源は別途ご準備ください。



特長

MK71050-03 BLE-Shieldは
Arduino-UNO・Arduino-MEGAと接続可能な
Bluetooth® Smart対応通信シールドです。

Android端末(Android4.4以降)からArduinoポートを
制御可能です。

＜ポート機能: Android端末＞

- Digital In
- Digital Out
- PWM
- SERVO
- Analog In



Android端末



Arduino-MEGA
接続時



Arduino-UNO
接続時

BLE-Shieldでできること

- Android端末からのArduinoポート制御

⇒ LEDリモコン
⇒ モーター制御リモコン

など。

※ 制御できるポートに制限があります。
次ページ ポート割り当てを参照ください。

サポートページからGUIダウンロード

＜通信LSIのサポートページ＞

- 本サイトにおいて、通信LSIの技術資料および開発ツール情報をダウンロードできます。
BLE-Shield用のarduinoIDEスケッチ、追加ライブラリ、及びAndroid ソフトウェア一式を下記アドレスからダウンロードしてください。

- 登録サイトとなっておりますので、下記URLより登録をお願い致します。

https://www.lapis-semi.com/cgi-bin/MyLAPIS/regi/login_J.cgi

※ 登録時の製品分野で「無線LSI」を指定してください。

ラピスセミコンダクタ株式会社

<http://www.lapis-semi.com>

ROHM
SEMICONDUCTOR

※このリーフカタログは、データシートではありません。
※内容は予告なく変更する場合がありますので、ご了承ください。

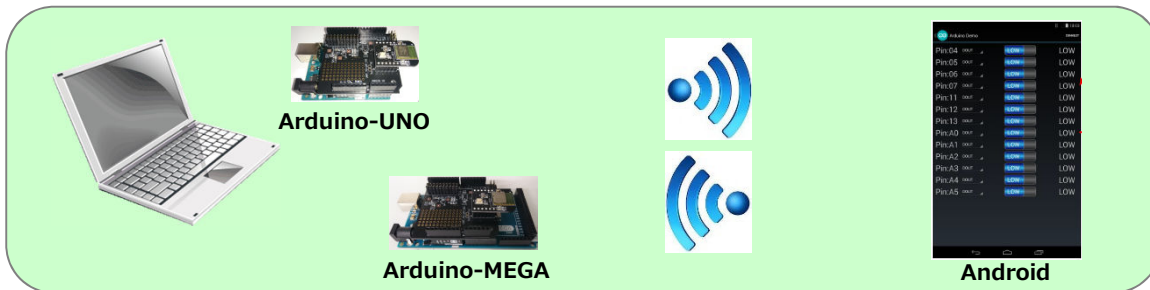
2015.06.29 FJCL71050-03BLE-Shield-01

All rights reserved, Copyright © 2015 LAPIS Semiconductor Co., Ltd.

MK71050-03BLE Shield for Arduino-UNO/MEGA

MK71050-03BLE-Shield

Arduino BLE-Shield



注)BLE-Shield使用時のUNO/MEGAへのポート割り当ては下記のようにUNO(デジタル/アナログ各1pin)/MEGA(デジタル7pin/アナログ6pin)です。

PIN No.	Uno			Mega			備考
	H/W	S/W	Valid PIN	H/W	S/W	Valid PIN	
DIGITAL							
P0	○	×		○	×		
P1	○	×		○	×		
P2	○	×		○	×		
P3	○	×		○	×		BLE Module "IRQ"
P4	○	○	P4	○	○	P4	BLE Pairing Clear
P5	○	×		○	○	P5	DIN/DOUT/SERVO
P6	○	×		○	○	P6	DIN/DOUT/PWM/SERVO
P7	○	×		○	○	P7	DIN/DOUT/SERVO
P8	○	×		○	×		BLE Module "WakeUp"
P9	○	×		○	×		BLE Module "Reset"
P10	○	×		○	×		BLE Module "SPI_CS"
P11	○	×		○	○	P11	DIN/DOUT/PWM/SERVO
P12	○	×		○	○	P12	DIN/DOUT/PWM/SERVO
P13	○	×		○	○	P13	DIN/DOUT/PWM/SERVO
P14	×	-		○	×		
P15	×	-		○	×		
P16	×	-		○	×		
P17	×	-		○	×		
P18	×	-		○	×		
P19	×	-		○	×		
P20	×	-		○	×		
P21	×	-		○	×		
P22	×	-		○	×		
P23	×	-		○	×		
P24	×	-		○	×		
P25	×	-		○	×		
P26	×	-		○	×		
P27	×	-		○	×		
P28	×	-		○	×		
P29	×	-		○	×		
P30	×	-		○	×		
P31	×	-		○	×		Test Port
P32	×	-		○	×		
P33	×	-		○	×		
P34	×	-		○	×		
P35	×	-		○	×		
P36	×	-		○	×		
P37	×	-		○	×		
P38	×	-		○	×		
P39	×	-		○	×		
P40	×	-		○	×		
P41	×	-		○	×		LCD RS(4)
P42	×	-		○	×		LCD R/W(5)
P43	×	-		○	×		LCD E(6)
P44	×	-		○	×		LCD DB4(11)
P45	×	-		○	×		LCD DB5(12)
P46	×	-		○	×		LCD DB6(13)
P47	×	-		○	×		LCD DB7(14)
P48	×	-		○	×		LED
P49	×	-		○	×		LED
P50	×	-		○	×		
P51	×	-		○	×		
P52	×	-		○	×		
ANALOG IN							
A0	○	○	A0	○	○	A0	DIN/DOUT/AIN
A1	○	×		○	○	A1	DIN/DOUT/AIN
A2	○	×		○	○	A2	DIN/DOUT/AIN
A3	○	×		○	○	A3	DIN/DOUT/AIN
A4	○	×		○	○	A4	DIN/DOUT/AIN
A5	○	×		○	○	A5	DIN/DOUT/AIN
A6	×	-		○	×		
A7	×	-		○	×		
A8	×	-		○	×		
A9	×	-		○	×		
A10	×	-		○	×		
A11	×	-		○	×		
A12	×	-		○	×		
A13	×	-		○	×		
A14	×	-		○	×		
A15	×	-		○	×		

ラピスセミコンダクタ株式会社

<http://www.lapis-semi.com>

※このリーフカタログは、データシートではありません。
※内容は予告なく変更する場合がありますので、ご了承ください。

2015.06.29 FJCL71050-03BLE-Shield-01

All rights reserved, Copyright © 2015 LAPIS Semiconductor Co., Ltd.

ROHM
SEMICONDUCTOR